

Title	決定性プッシュダウンオートマトンの等価性判定問題についての一結果 (計算機構の数学的研究)
Author(s)	大山口, 通夫; 本多, 波雄
Citation	数理解析研究所講究録 (1977), 296: 154-167
Issue Date	1977-05
URL	<a href="http://hdl.handle.net/2433/106224">http://hdl.handle.net/2433/106224</a>
Right	
Type	Departmental Bulletin Paper
Textversion	publisher

## 決定性プッシュダウンオートマトンの等価性判定 問題についての一結果

東北大 通研 大山口 通夫

名 大 エ 本多 波雄

概要 決定性プッシュダウンオートマトン (略して dpda ) の等価性判定問題は未解決であるが dpda のいくつかの部分クラスについて 等価性が判定可能であることが知られている。<sup>1~4</sup> Valiant<sup>1</sup> は次の3つの dpda の部分クラスについて 等価性が判定可能であることを示した: (1) nonsingular オートマトンのクラス ( $N_0$ ), (2) finite-turn オートマトンのクラス, (3) 1-カウンタオートマトンのクラス. 著者<sup>4</sup> は 1状態 (stateless) dpda のクラスについて同様の結果を得た. 谷口ら<sup>3</sup> は (1) の結果を拡張し, 一方が dpda で他方が nonsingular オートマトンの場合これらの等価性が判定可能であることを示した. 本稿においてはクラス  $N_0$  を含み 実時間 空スタック 受理式 dpda のクラス ( $R_0$ ) に含まれるクラス  $\bar{N}_0$  を定義する

そして一方が dpda で他方がクラス  $\bar{N}_0$  に属するオートマトンである場合これらの等価性が判定可能であるという結果を

報告する.

## 1. 定義

dpda  $M = (Q, P, \Sigma, \Delta, C_s, F)$  :  $Q, P$  と  $\Sigma$  はそれぞれ状態  $\{q, \dots\}$ , スタック記号  $\{A, \dots\}$  と入力記号  $\{a, \dots\}$  の有限集合. とくに  $P^*$  と  $\Sigma^*$  の語をそれぞれ  $w$  と  $\alpha$ ,  $P^*$  と  $\Sigma^*$  の空語をそれぞれ  $\Lambda$  と  $\varepsilon$  であらわす. コンフィグレーション  $C = (q, w)$ . モードは  $Q \times P$  のペアであり入力モードまたは  $\varepsilon$  モードのどちらかである.  $\Delta$  は遷移の集合.  $(q, A) \xrightarrow{\pi} (q', w) \in \Delta$ , 但し  $\pi \in \Sigma \cup \{\varepsilon\}$ , かつ  $(q, A)$  が入力モードならば各  $a \in \Sigma$  に対したた1つの遷移をもち  $\pi = \varepsilon$  は定義されない,  $(q, A)$  が  $\varepsilon$  モードならば  $\pi = \varepsilon$  のただ1つの遷移をもつ.  $M$  が  $(q, wA) \xrightarrow{\pi} (q', ww')$  の動作をするのは  $(q, A) \xrightarrow{\pi} (q', w') \in \Delta$  のときかつそのときだけである. 動作の系列  $C_0 \xrightarrow{\pi_1} C_1 \dots \xrightarrow{\pi_n} C_n$  を単に  $C_0 \xrightarrow{\alpha} C_n$ , 但し  $\alpha = \pi_1 \dots \pi_n$  とあらわす. 受理モードの集合  $F \subseteq Q \times (P \cup \{\Omega\})$ , 但し  $\Omega$  は空スタック. 語  $\alpha$  が  $C \in Q \times P^*$  で受理されるのは ある  $C'$  が存在して  $C \xrightarrow{\alpha} C'$  かつ  $C'$  は  $F$  に属するモードをもつときと定義する.  $C \in Q \times P^*$  で受理される集合を  $L(C)$  であらわす.  $L(C_1) = L(C_2)$  のとき  $C_1$  と  $C_2$  は等価であるといい,  $C_1 \equiv C_2$ .  $M$  で受理される語の集合  $L(M)$  は  $L(C_s)$  で定義される, 但し  $C_s$  は初期コンフィグレーション.  $L(M_1) = L(M_2)$  のとき2つの機械  $M_1$  と  $M_2$  は等価であるという.

dpda のクラスを  $D$ ,  $\varepsilon$ -モードをもたない dpda のクラスを  $R$  とする。クラス  $D$  と  $R$  に対し、空スタック受理式の部分クラスをそれぞれ  $D_0$  と  $R_0$  とする。クラス  $N_0$  は以下の条件 (b) をみたす  $D_0$  の部分クラスとする: (b) ある  $m \geq 0$  が存在して任意の  $w, w' \in P^*$   $q, q' \in Q$  (但し  $|w| > m$ ) について  $L(q, w'w) = L(q', w') \Rightarrow L(q', w') = \emptyset$

クラス  $N_0$  に属する機械を nonsingular-オートマトンとよぶ。動作の系列  $C_1 \rightarrow C_2 \rightarrow \dots \rightarrow C_\ell$  が増加[減少]系列であるのは任意の  $i$  ( $1 \leq i \leq \ell-1$ ) について  $|C_i| \leq |C_{i+1}|$  [ $|C_i| \geq |C_{i+1}|$ ] が成立する  $\times$  である、但し  $C_i = (q_i, w_i)$  のとき  $|C_i| = |w_i|$ 。  $C \in Q \times P^*$  が finite-turn の性質 (略して f.t.p.) をもつのは、ある  $n \geq 0$  が存在して任意の  $\alpha \in \Sigma^*$  による  $C \xrightarrow{\alpha} C'$  の動作系列が高々  $n+1$  個の動作系列に区分され、かつ区分された各系列は増加または減少系列のどちらかであるときである。この  $C$  は  $n$ -f.t.p. をもつとよぶ。クラス  $\bar{N}_0$  は以下の条件 (c) をみたす  $R_0$  の部分クラスとする: (c) ある  $m_c, n_c \geq 0$  が存在して任意の  $w, w' \in P^*$   $q, q' \in Q$  (但し  $|w| > m_c$ ) について  $L(q, w'w) = L(q', w') \Rightarrow (q', w')$  は  $n_c$ -f.t.p. をもつ。

## 2. 結果

定理 1.  $L(N_0) \subsetneq L(\bar{N}_0) \subsetneq L(R_0)$  , 但し  $L(X) = \{L(M) \mid M \in X\}$   
 $L_1 \notin L(N_0)$  かつ  $L_1 \in L(\bar{N}_0)$  の例として  $L_1 = \{a^n b c^n \mid n > 0\} \cup \{a^n d c^{2n} \mid n > 0\}$  ,  
 $L_2 \notin L(\bar{N}_0)$  かつ  $L_2 \in L(R_0)$  の例として

$L_2 = L_1 \cdot \{L_3 \cdot g\}^* \notin$ , 但し  $L_3 = \{e^m f^m \mid m > 0\}$ , がある.

定理2. クラス  $\bar{N}_0$  に属する2つのオートマトンの等価性は判定可能である.

定理3. 一方が dpda で他方がクラス  $\bar{N}_0$  に属するオートマトンの場合 それらの等価性は判定可能である.

### 3. 定理2の証明

$M_i = (Q_i, \Gamma_i, \Sigma, \Delta_i, C_{si}, F_i) \in \bar{N}_0$ , 但し  $i=1$  または  $2$ , を与えたとき,  $M_1$  と  $M_2$  を同時に模倣する dpda の属を構成することによって等価性テストを与えるのであるが以下の準備を必要とする. (補題3.1) 任意の  $C_1, C_2 \in Q_1 \times \Gamma_1^* \cup Q_2 \times \Gamma_2^*$  と  $\alpha \in \Sigma^*$  について  $C_1 \equiv C_2$ ,  $C_1 \uparrow(\alpha) C_1'$  (但し  $L(C_1') \neq \emptyset$ ) かつ  $C_2 \xrightarrow{\alpha} C_2'$  (但し  $|C_2| - |C_2'| = m_c + p$ ) ならば  $C_2'$  は  $n_c$ -f.t.p. をもつ, ここで  $C_1 \uparrow(\alpha) C_1'$  は任意の  $\alpha$  の prefix  $\alpha_1$  について  $C_1 \xrightarrow{\alpha_1} C_1'$  ならば  $|C_1| \leq |C_1'|$  であることを示す,  $m_c$  と  $n_c$  は  $M_i$  が条件(c)をみたす定数  $m_{ci}$  と  $n_{ci}$  の最大値, として  $p$  はある定数. ■

(定義3.1)  $Q \times \Gamma \times Q \times \Gamma^{(2)}$ , 但し  $Q = Q_1 \cup Q_2$ ,  $\Gamma = \Gamma_1 \cup \Gamma_2$  かつ  $\Gamma^{(2)} = \{\Lambda\} \cup \Gamma \cup \dots \cup \Gamma^2$ , 上の関数  $F_\ell$  を以下に定義する:

$F_\ell(q_1, A_1, q_2, \xi_2)$  は もし  $L(q_1, w_1, A_1) = L(q_2, w_2, \xi_2)$  かつ  $L(q_1, w_1, A_1) \neq \emptyset$  をみたす  $w_1, w_2 \in \Gamma^*$  が存在するならば そのような  $\vee P(w_1, w_2)$  のうち  $\max(|w_1|, |w_2|)$  の値が最小となる値をとる, 存在しないならば定義されない.  $\max F_\ell = \max_{\text{dom}(F_\ell)} F_\ell(q_1$

,  $A_1, q_2, \xi_2$ ) とする. (定義3.2)  $k_p \geq 0$  は以下の条件をみたす定数である:  $\forall q, q' \in Q, A \in \Gamma \quad (\exists \alpha \in \Sigma^* \quad (q, A) \xrightarrow{\alpha} (q', \Lambda)) \Rightarrow (\exists \beta \in \Sigma^* \quad |\beta| < k_p \wedge (q, A) \xrightarrow{\beta} (q', \Lambda))$ .

我々が構成する dpda の属は  $m_c$  と  $n_c$  と  $\max F_{(m_c+p)}$  を勝手に推量しかつ許されるセグメントの長さ (この値は  $m_c$  と  $n_c$  と  $\max F_{(m_c+p)}$  である定数) をもつ機械からなる. その典型的な dpda  $M'$  のコンフィグレーションは 1-トラップと 2-トラップに分けられた1個のスタックをもつ. スタックは両方のトラップを占有する "ceiling" とよばれる特別の記号で区別される. トップ以下の各セグメント (トップの ceiling 以下の各セグメント) において両方のトラップは空でない  $\Gamma^*$  の語をもつ. トップのセグメントにおける各トラップは  $Q$  の状態をもつ. ceiling には  $\langle (q_1, \xi_1), (q_2, \xi_2) \rangle$  の情報が記憶される, これは以前 1-と 2-トラップがそれぞれ  $(q_1, \xi_1)$  と  $(q_2, \xi_2)$  のトップ部分の内容をもっていったことを示す. 以上から  $M'$  のスタック語が  $n$  個の ceiling をもつとき その内容をスタックの底のちから順番に  $C_n, \dots, C_1$  とすると, スタック語は  $(S_{n+1}, C_n, S_n, \dots, C_1, S_1)$  と表現される, 但し  $S_i$  は  $i$  番目と  $i-1$  番目の ceiling 間のセグメントの内容.

$M'$  の基本的な演算は両方のトラップにおける  $M_1$  と  $M_2$  のコンフィグレーションに対しそれぞれの遷移を同時に模倣することである. さらに  $M'$  はスタックのトップ部分の内容に依存して  $\varepsilon$  動作をする. 議論の簡単化のため一般性を失うことなく, 両方のトラップのコン

フィブレーションは更に受理する入力語をもつ, さらに  $(q, A) \mapsto (q', w) \in \Delta_1 \cup \Delta_2$  ならば  $|w| \leq 2$  と仮定する.  $M'$  の  $\varepsilon$  動作を各トラップのコンフィグレーションに依存して次の3つの場合にわけて記述する: (I) - 一方が  $n_c$ -f.t.p. をもつまで, (II) - 一方が  $n_c$ -f.t.p. をもち他方が  $n_c$ -f.t.p. をもつまで, (III) 両方が  $n_c$ -f.t.p. をもつとき.

$M'$  のスタック語を  $(S_{n+1}, C_n, S_n, \dots, C_1, S_1)$ , 且し  $S'_2 = (\delta_{21}, \delta_{22})$ ,  $C_1 = \langle (q'_1, \xi_1), (q'_2, \xi_2) \rangle$  かつ  $S'_1 = \langle (q_1, \delta_{11}), (q_2, \delta_{12}) \rangle$  とする, ここで  $\delta_{2i}$  と  $(q_i, \delta_{1i})$  は  $i$ -トラップの内容.

(I) if  $\min(|\delta_{11}|, |\delta_{12}|) \geq 2$  then ①, else if  $\min(|\delta_{11}|, |\delta_{12}|) = 0$  then ②, else no  $\varepsilon$  move.

①: ceiling が各トラップのトップ記号のすぐ下におかれる. ceiling には各トラップのモードの情報がたくわえられる.

②: if  $|\delta_{1i}| = 0 \wedge |\delta_{2i}| = 1$  for  $i=1$  or  $2$  then ②-1, else ②-2.

②-1: トップの ceiling が除去され, この ceiling の上と下のスタック語が1つのセグメントに結合される.

②-2: if  $|\delta_{1i}| = 0 \wedge |\xi_i| < m_c + p$  for  $i=1$  or  $2$  then ②-3, else II.

②-3: 議論の簡単化のため以下の例で示される,  $|\delta_{11}| = 0$ ,  $\delta_{21} = \delta_{21}' A$  かつ  $C_1 = \langle (q'_1, \xi_1), (q'_2, \xi_2) \rangle$  とする. セグメント  $S'_2$  の1-トラップのトップの内容  $A$  を取り去り,  $A$  をトップセグメント  $S'_1$  の1-トラップの内容とする. トップの ceiling の内容は  $\langle (q'_1, A\xi_1), (q'_2, \xi_2) \rangle$  となる.

(II) 1-トラップのコンフィグレーションが  $n_c$ -f.t.p. をもつと仮定する,

if  $\min(|x_{11}|, |x_{12}|) \geq 2$  then ①, else if  $\min(|x_{11}|, |x_{12}|) = 0$  then ③, else no  $\varepsilon$  move.

③: if  $|x_{11}| = 0 \vee (|x_{12}| = 0 \wedge |x_{22}| = 1)$  then ②-1, else if  $|x_{22}| < m_c + p$  then ②-3, else III.

(III) if  $\min(|x_{11}|, |x_{12}|) \geq 2$  then ①, else if  $\min(|x_{11}|, |x_{12}|) = 0$  then ②-1, else no  $\varepsilon$  move.

$M'$ の初期コンフィグレーションは  $(S_1 = (C_{S1}, C_{S2}))$  と表現される。 $M'$ が受理する条件は (i) 一方のトラックのみが受理モードとなるとき, または (ii) トップセグメントの長さが許される値を越えるときと定義する。ここで構成した dpda の属を  $P(M_1, M_2)$  とするとき,  $P(M_1, M_2)$  が次の 2 つの条件:

(i)  $L(M_1) = L(M_2) \Rightarrow \exists M' \in P(M_1, M_2) \quad L(M') = \emptyset$ ,  
(ii)  $L(M_1) \neq L(M_2) \Rightarrow \forall M' \in P(M_1, M_2) \quad L(M') \neq \emptyset$  を満足するならばクラス  $No$  において等価性が判定可能であると結論することができる (Valiant<sup>1</sup> 参照)。はじめに  $M_1$  と  $M_2$  が等価のとき  $m_c$  と  $n_c$  と  $\max F(m_c + p)$  と許されるセグメントの長さを正しく推定した機械  $M'$  が  $L(M') = \emptyset$  となることを示す。これを示すためには, 構成の仕方から  $M'$  のトップセグメントが模倣において許される値を越えないことを見れば十分である。(I) の模倣においてトップセグメントの長さは  $L_0 = k_p \cdot (2 + \max F(m_c + p))$  で, (II) の模倣においては



$L_0^{(n_c+1)}$ , (Ⅳ)の模倣においては  $L_0^{2(n_c+1)}$  で押えられる(これは補題3.1と関数  $F_L$  を用いて証明されるが省略する). このようにトップセグメントの長さは一定値  $L_0^{2(n_c+1)}$  で押えられる, 従って (i)の条件をみたす.  $M_1$  と  $M_2$  が等価でないならば  $P(M_1, M_2)$  に属する任意の機械  $M'$  は  $M_1$  と  $M_2$  の動作を正しく模倣して  $L(M') \neq \emptyset$  となるかまたはトップのセグメントが許される長さを越えて  $L(M') \neq \emptyset$  となるかのどちらかである. ゆえに (ii)の条件をみたす. (定理2の証明終)

#### 4. 定理3の証明

一般性を失うことなく, 任意の  $M_1 \in D_0$  と  $M_2 \in \bar{N}_0$  を与えてそれらの等価性が判定可能であることを示せば十分である.  $M_i = (Q_i, P_i, \Sigma, \Delta_i, Csi, F_i)$ , 但し  $i=1$  または  $2$ ,  $Q = Q_1 \cup Q_2$  として  $P = P_1 \cup P_2$ , として以下の準備を必要とする. (定義4.1)  $k_p$  を定義3.2で与えられる定数, 但し  $Q$  と  $P$  は4節で定義したもの, として  $Q_1 = \{q_1, \dots, q_m\}$  とする.  $T_3$  は新しいスタック記号の集合で, その各元  $A_3 \in T_3$  は  $\prod_{i=1}^m [(q'_i, \xi_i) \leftarrow q_i]$  と表現される, 但し各  $i$  ( $1 \leq i \leq m$ ) に対し  $\xi_i \in T_2^{(3k_p)}$  かつ  $q'_i \in Q_2$ .  $Q_1 \times T_3$  の遷移は  $(q_i, A_3) \xrightarrow{\varepsilon} (q'_i, \xi_i)$  で定義される. (定義4.2)  $h_1$  と  $H_1$  をそれぞれ任意のコンフィグレーションの  $\Lambda^*P$  とコンフィグレーションの  $\Lambda^*P$  の有限集合とする.  $f(h_1) = H_1$  で定義される  $f$  がEP変換であるというのは

次の2つのことが成立するときかつそのときだけである：

- (i) もしペア  $h_1$  が等価ならば  $H_1$  の任意のペアもそうである,
  - (ii) もしペア  $h_1$  が等価でなく一方のみが入力語  $\alpha$  を受理するならば,  $H_1$  のあるペアは等価でなくかつ一方のみがある入力語  $\beta$ , 但し  $|\beta| \leq |\alpha|$ , を受理する. (定義4.3)
- 3節で関数  $F_l$  を定義したが, この節で使用する関数  $F_l$  は定義3.1における  $w_1, w_2 \in T^*$  の項を  $w_1, w_2 \in T^* \cup T_2^* T_3 P_1^*$  の項で置きかえて定義される.

$M_2$  が  $\bar{N}_0$  の条件(c)をみたす定数を  $m_c$  と  $n_c$  とする. この節で構成する機械の属は  $m_c$  と  $n_c$  と  $\max F_l$ , 但し  $l = \max(m_c + 1 + p, 2(k_p + 1))$ , を勝手に推定した機械からなる. その典型的な機械  $M$  の構成の仕方は 入力を読まない動作を除いて3節に記述した  $M'$  のそれと全く同じものである. 模倣する一方のトラックの内容が  $Q_1 \times (P_1^* \cup T_2^* T_3 P_1^+)$  の元である場合を (IV), 両方のトラックの内容が共に  $Q_2 \times T_2^*$  の元である場合を (V) に分けて  $M$  の  $\delta$  動作を記述する. (V) の場合 両方のトラックのコンフィギュレーションが  $M_2 \in \bar{N}_0$  のそれであるから  $M'$  の動作とほとんど同じ動作が使用される.

(IV) でつくられる ceiling には次の内容が記憶される：

- ① 4つ組  $(q_1, \xi_1, q_2, \xi_2)$ , これは以前 1- と 2-トラックの内容がそれぞれ  $(q_1, \xi_1)$  と  $(q_2, \xi_2)$  のトップ部分の内容をもっていた

ことを示す, 但し  $|\xi_1|=1$  かつ  $|\xi_2| \leq 2(k_p+1)$ , ② 指示器  $(X,Y) \in \{(1,2), (2,2)\}$ , これは ceiling の上の 1-トラップが以下の X-トラップに 上の 2-トラップが以下の Y-トラップに結合されることを示す.

(IV) の場合の入力を読まない動作, 但し  $\bar{M}$  のスタック語を  $(S_{n+1}, C_n, S_n, \dots, C_1, S_1)$ ,  $S_1 = ((q_1, \gamma_{11}), (q_2, \gamma_{12}))$ ,  $C_1 = \langle (q'_1, \xi'_1, q'_2, \xi'_2), (X, Y) \rangle$  かつ  $i \geq 2$  において  $S_i = (\gamma_{i1}, \gamma_{i2})$  とする:

if  $(X, Y) = (1, 2)$  then IV-a, else IV-b.

IV-a: if  $|\gamma_{11}|=0$  then a-1, else if  $|\gamma_{11}|=|\gamma_{12}|=1$  then no  $\varepsilon$  move, else a-2.

a-1: トップの ceiling が除去され この ceiling の上と下のスタック語が ceiling の指示器に従って結合される.

a-2: もし  $(X, Y) = (1, 2)$  ならば a-1 の動作をする,  $(X, Y) = (2, 2)$  ならば a-1 の動作をしない. さらにどちらの場合も次の動作をする.  $\tau$  を  $|\gamma_{t2} \cdot \gamma_{(t-1)2} \cdots \gamma_{12} = \gamma_2| \geq 2(k_p+1)$  をみたす最小の値とする, 但しこの不等式をみたす  $\tau = n+1$  とする.  $\gamma_2 = \gamma'_2 \xi$ , 但し  $|\xi| = 2(k_p+1)$  または  $|\gamma'_2|=0$  かつ  $|\xi| < 2(k_p+1)$ , とする.  $\gamma_{11} = \gamma'_{11} B_1$ , 但し  $|B_1|=1$ , とする.  $\{q_{1i} \mid \exists \alpha_i (q_1, B_1) \xrightarrow{\alpha_i} (q_{1i}, \Lambda)\} = \{q_{11}, \dots, q_{1m}\}$  とするとき 任意の  $i$  ( $1 \leq i \leq m$ ) について  $(q_1, B_1) \xrightarrow{\alpha_i} (q_{1i}, \Lambda)$  かつ  $(q_2, \xi) \xrightarrow{\alpha_i} (q_{2i}, \xi_i)$  とする. 1-と 2-トラップのコンフィグレーションをそれぞれ  $(q_1,$

$(w_1, B_1)$  と  $(q_2, w_2, \xi)$  とするとき,  $\varepsilon$  動作をコンフィグレーションのペアの変換と考えて  $\tilde{M}$  は次の  $m+1$  個の非決定的選択をもつ.

$$\begin{aligned} [(q_1, w_1, B_1), (q_2, w_2, \xi)] &\xrightarrow{\varepsilon} [(q_{11}, w_1), (q_{21}, w_2, \xi_1)], \text{または} \\ &\vdots \\ &\xrightarrow{\varepsilon} [(q_{1m}, w_1), (q_{2m}, w_2, \xi_m)], \text{または} \\ &\xrightarrow{\varepsilon} [(q_1, w_2, \widehat{B} B_1), (q_2, w_2, \xi)] \end{aligned}$$

, 但し  $\widehat{B} = \prod_{i=1}^m [(q_{2i}, \xi_i) \leftarrow q_{1i}] \in T_3$ . この非決定的選択において実際に  $\tilde{M}$  は ceiling を除去または新しくつくる動作をするが, その動作は図 a-2 の例で示される.

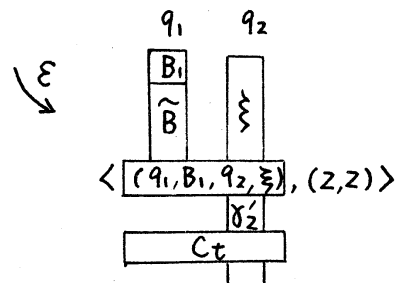
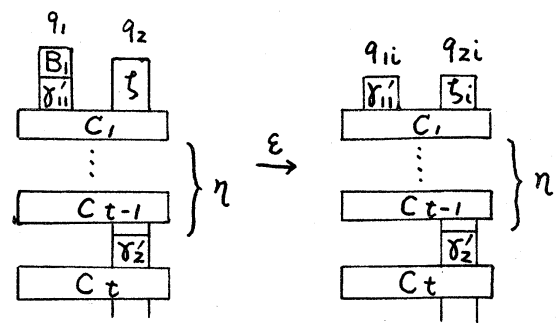
注)  $(q_1, w_1, B_1) \in Q_1 \times (\Gamma_2^* T_3 \Gamma_1 \cup T_1)$  かつ  $|w_2, \xi| < 2(k_p+1)$  をみたすとき  $m+1$  個の非決定的選択をもつ  $\varepsilon$  動作は不必要である.

IV-b: if  $|\delta_{12}| = 2(k_p+1) \vee (|\delta_{12}| < 2(k_p+1) \wedge |\delta_{22}| = 0)$  then b-1, else a-2.

b-1: ceiling が各トラックのトップ記号のすぐ下におかれる, ceiling には各トラックのモ

ードの情報と指示器  $(1, 2)$  がたくわえられる.

(IV)において  $\tilde{M}$  は b-1 の  $\varepsilon$  動作が完了した後, 各トラックのそれ



$$\xi = \eta \zeta \wedge \xi_i = \eta \zeta_i$$

図 a-2

ぞれの動作を同時に模倣する。それで  $|\gamma_{11}| = |\gamma_{12}| = 1$  かつ トップの ceiling の指示器が  $(1, 2)$  のときを模倣モードとよぶ。  $\tilde{M}$  がある時点の模倣モードにあるとする。  $(q_1, \gamma_{11}) \xrightarrow{\pi} (\tilde{q}_1, \tilde{\gamma}_{11})$ ,  $(q_2, \gamma_{12}) \xrightarrow{\pi} (\tilde{q}_2, \tilde{\gamma}_{12})$ , 但し  $\pi \in \Sigma \cup \{\varepsilon\}$ , の模倣の後 必要なら IV の  $\varepsilon$  動作をして次の時点の模倣モードとなる。この周の  $\tilde{M}$  の動作による 1-トラックのコンフィグレーション  $C$  の形の変化は次のように理解される。最初  $C \in Q_1 \times (P_2^* P_3 P_1 \cup P_1)$  とする。入力  $\pi$  による遷移で  $Q_1 \times (P_2^* P_3 P_1^{(2)} \cup P_1^{(2)})$  の元となる。次に IV-a の  $\varepsilon$  動作で  $Q_1 \times (P_2^* P_3 P_1^{(4)} \cup P_1^{(4)})$  の元となる。もしこれが IV-b の if の条件をみたさないならさらに a-2 の動作を行うことにより、その条件をみたすことになる。従って b-1 の動作の後次の模倣モードとなる。(2-トラックの内容はいつも  $Q_2 \times P_2^*$  の元である。) 以上から V の場合とならないとき高々 4 回の動作で次の模倣モードとなる。このように連続して行われる  $\varepsilon$  動作の回数は一定値で押えられる。また V の場合になるまで  $\tilde{M}$  のスタック語の ceiling 間の距離がある一定値で押えられることを示すことができる(この証明は省略する)。それで V の動作においてはこの一定値以下の長さのスタック語を新しい  $\Gamma$  の記号として長さ 1 とみることにする。この条件のもとで V の動作を次のことを付け加えて 3 節の  $M'$  の  $\varepsilon$  動作と同じものとする: ceiling をつくる時は指示器  $(1, 2)$  の内容を付け加

える, そして ceiling を除去するときはその ceiling の上と下のスタック語が指示器の内容に従って結合されると改める.

このことから  $V$  の場合において  $M_1$  と  $M_2$  が等価ならば ceiling 間の距離がある一定値で押えられることを示すのは容易である (証明は省略する).

以上から正しく  $m_c$  と  $n_c$  と  $\max F_{le}$ , 但し  $l = \max(m_c + 1 + p, 2(k_p + 1))$ , と許されるセグメントの長さを推定した機械  $\tilde{M}$  は  $M_1$  と  $M_2$  が等価ならば  $M_1$  と  $M_2$  の動作をある意味で正しく模倣して  $L(\tilde{M}) = \phi$  となる ( $\tilde{M}$  の  $\varepsilon$  動作が EP 変換である).

$M_1$  と  $M_2$  が等価でないならば我々が構成した任意の pda  $\tilde{M}$  について  $L(\tilde{M}) \neq \phi$  を示すことができる. もし  $\tilde{M}$  の各セグメントの長さが定められた値を越えるとき, 定義より  $L(\tilde{M}) \neq \phi$ . そうでないとき, 等価でない初期コンフィグレーション  $C_{s1}$  と  $C_{s2}$  の一方のみが入力語  $\alpha$  を受理するであろう.  $\tilde{M}$  はこれらを直接模倣して定義より  $\alpha \in L(\tilde{M})$  となるか, または  $\alpha$  の prefix  $\alpha_1$  が読まれた後 IV の  $a-2$  の動作の置きかえが起こらねばならない. 後者において  $a-2$  の動作が EP 変換であるから, ある新しいコンフィグレーションのペアの一方のみがある入力  $\beta$  を受理する. 但し  $\alpha = \alpha_1 \alpha_2$  のとき  $|\beta| \leq |\alpha_2|$ . よして連続的になされる  $\tilde{M}$  の  $\varepsilon$  動作の回数は一定値で押えられている. こ

のことから  $a-2$  の動作の回数による帰納法によって, ある入力  $\alpha'$  (但し  $|\alpha'| \leq |\alpha|$ ) を  $\tilde{M}$  が有限回の動作を経由して受理することが証明される. ゆえに  $L(M) \neq \emptyset$ .

(定理3の証明終)

謝辞 日頃御指導いただく東北大学 木村教授 ならびに御検討いただく木村, 情報理論研究室の皆様に感謝します.

### 参考文献

- [1] Valiant, L. G. (1973), Decision procedure for families of deterministic pushdown automata. Ph.D. thesis, Univ. of Warwick.
- [2] Valiant, L. G. (1974), The decidability of equivalence for deterministic finite-turn pushdown automata. Inf. and Control 25. No. 2.
- [3] 谷口, 嵩, 杉山 (1975) あるクラスの決定性プッシュダウンオートマトンの等価性判定. 信学論 vol. 58-D. No. 1.
- [4] 大山口, 本多 (1975) 決定性1状態プッシュダウンオートマトンの等価性判定. 信学技報 AL 75-11.
- [5] Valiant, L. G. (1975), Deterministic one-counter automata. JCSS 10.